

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-290441

(43)Date of publication of application : 19.10.2001

(51)Int.Cl.

G09F 9/30

G09G 3/20

G09G 3/30

H05B 33/12

H05B 33/14

(21)Application number : 2000-047901

(71)Applicant : SANYO ELECTRIC CO LTD

(22)Date of filing : 24.02.2000

(72)Inventor : YAMADA TSUTOMU

(30)Priority

Priority number : 11050742
2000024648

Priority date : 26.02.1999
02.02.2000

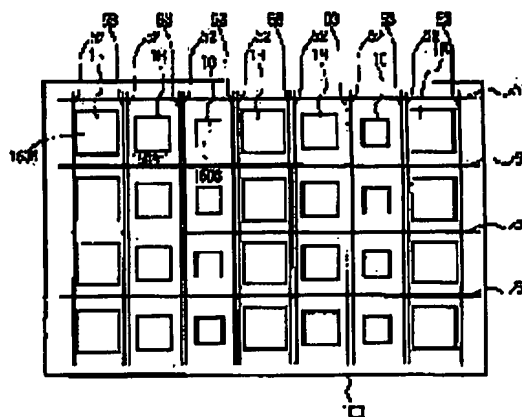
Priority country : JP
JP

(54) COLOR DISPLAY DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To provide an EL display device the deterioration which in an early stage caused by applying an excess current on the color pixels having the lowest light emission efficiency among the display pixels having different light emission efficiencies is prevented and which has a longer life.

SOLUTION: The EL device having display pixels of each color arranged in a matrix produced by successively depositing an anode 161, a light emission layer 163 and a cathode 166 is manufactured in such a manner that the light emission area of the green light emission region 1G having the highest light emission efficiency is made smaller compared with the light emission area of the red and blue light emission regions 1R, 1B. Thus, the life of the EL display device is increased and the white balance can be easily obtained.



LEGAL STATUS

[Date of request for examination] 27.02.2002

[Date of sending the examiner's decision of rejection] 30.06.2003

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3670923

[Date of registration]	22.04.2005
[Number of appeal against examiner's decision of rejection]	2003-014708
[Date of requesting appeal against examiner's decision of rejection]	30.07.2003
[Date of extinction of right]	

(10) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開2001-290441

(P2001-290441A)

(43) 公開日 平成13年10月19日 (2001. 10. 19)

(51) Int.Cl. ⁷	識別記号	F I	テリット (参考)
G 0 9 F 9/30	3 9 0	G 0 9 F 9/30	3 9 0 C 3 K 0 0 7
	3 6 5		3 6 5 Z 5 C 0 8 0
G 0 9 G 3/20	6 4 2	G 0 9 G 3/20	6 4 2 K 5 C 0 9 4
3/30		3/30	Z
H 0 5 B 33/12		H 0 5 B 33/12	B

審査請求 未請求 請求項の数10 O L (全 10 頁) 最終頁に続く

(21) 出願番号 特願2000-47901(P2000-47901)

(22) 出願日 平成12年2月24日 (2000. 2. 24)

(31) 優先権主張番号 特願平11-50742

(32) 優先日 平成11年2月26日 (1999. 2. 26)

(33) 優先権主張国 日本 (J P)

(31) 優先権主張番号 特願2000-24648(P2000-24648)

(32) 優先日 平成12年2月2日 (2000. 2. 2)

(33) 優先権主張国 日本 (J P)

(71) 出願人 000001889

三洋電機株式会社

大阪府守口市京阪本通2丁目5番5号

(72) 発明者 山田 努

大阪府守口市京阪本通2丁目5番5号 三
洋電機株式会社内

(74) 代理人 100111383

弁理士 芝野 正雅

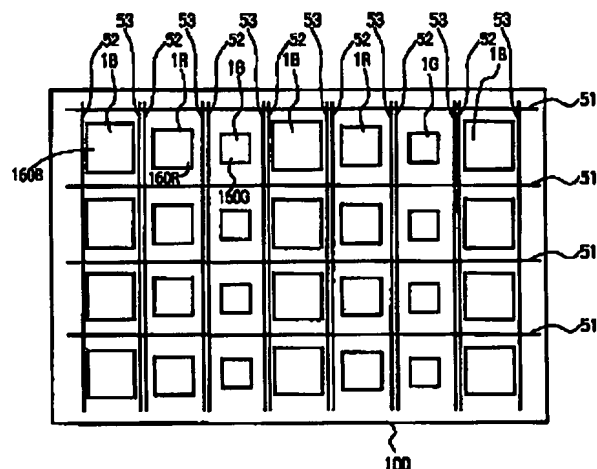
最終頁に続く

(54) 【発明の名称】 カラー表示装置

(57) 【要約】

【課題】 発光効率の異なる各表示画素の面積のうち、発光効率が最も悪い色に過大な電流を流すことによって生じる E L 表示装置の早期劣化を防止し、長寿命化を図ることができる E L 表示装置を提供する。

【解決手段】 陽極161、発光層163及び陰極166を順に積層しマトリックス状に配列され各色の表示画素を成す E L 素子の発光層163の発光効率が最もよい緑色の発光領域1Gの発光面積を他の赤色及び青色の発光領域1R、1Bの発光面積に比べて最も小さくすることにより、E L 表示装置の長寿命化が図れるとともに、容易にホワイトバランスをとることができる。



【特許請求の範囲】

【請求項1】 表示画素に自発光素子を備えたカラー表示装置において、各色の表示画素のうちいずれかの色の表示画素の発光面積が他の色の表示画素の発光面積と異なっていることを特徴とするカラー表示装置。

【請求項2】 前記発光面積は、前記自発光素子の発光効率に応じて設定されていることを特徴とする請求項1に記載のカラー表示装置。

【請求項3】 前記発光面積は、前記表示画素に備えられた前記自発光素子の発光効率と、該自発光素子がそれぞれ発する各色の色度と、設定する表示装置の白色の色度とに応じて、各色毎に設定されていることを特徴とする請求項1又は2に記載のカラー表示装置。

【請求項4】 発光効率が高い自発光素子の発光面積を、該発光効率が高い自発光素子よりも低い発光効率の自発光素子の発光面積よりも小さくしたことを特徴とする請求項2又は3に記載のカラー表示装置。

【請求項5】 最も発光効率が高い自発光素子の発光面積を、他の発光効率の自発光素子の発光面積よりも小さくしたことを特徴とする請求項2又は3に記載のカラー表示装置。

【請求項6】 前記最も発光効率が高い自発光素子は緑色を発光する自発光素子であることを特徴とする請求項5に記載のカラー表示装置。

【請求項7】 最も発光効率が低い自発光素子の発光面積を、他の発光効率の自発光素子の発光面積よりも大きくしたことを特徴とする請求項2又は3に記載のカラー表示装置。

【請求項8】 前記最も発光効率が低い自発光素子は、赤色又は青色を発光する自発光素子であることを特徴とする請求項7に記載のカラー表示装置。

【請求項9】 発光効率が低くなるにつれて発光面積が順に大きくしたことを特徴とする請求項2又は3に記載のカラー表示装置。

【請求項10】 前記自発光素子は、エレクトロルミネッセンス表示装置であることを特徴とする請求項1乃至9のうちいずれか1項に記載のカラー表示装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明は、エレクトロルミネッセンス(Electroluminescence:以下、「EL」と称する。)素子等の自発光素子、及び薄膜トランジスタ(Thin Film Transistor:以下、「TFT」と称する。)を備えたカラー表示装置に関する。

【0002】

【従来の技術】近年、EL素子を用いたEL表示装置が、CRTやLCDに代わる表示装置として注目されている。

【0003】また、そのEL素子を駆動させるスイッチング素子としてTFTを備えた表示装置も研究開発され

ている。

【0004】図7に有機EL表示装置の表示画素付近を示す平面図を示し、図8(a)に図7中のA-A線に沿った断面図を示し、図8(b)に図7中のB-B線に沿った断面図を示す。

【0005】図7に示すように、ゲート信号線51とドレイン信号線52とに囲まれた領域に表示画素が形成されている。両信号線の交点付近には第1のTFT30が備えられており、そのTFT30のソース13sは後述の保持容量電極線54との間で容量をなす容量電極55を兼ねるとともに、第2のTFT40のゲート41に接続されている。第2のTFTのソース43sは有機EL素子60の陽極61に接続され、他方のドレイン43dは有機EL素子60に供給される電流源である駆動電源線53に接続されている。

【0006】また、TFTの付近には、ゲート信号線51と並行に保持容量電極線54が配置されている。この保持容量電極線54はクロム等から成っている。また、保持容量電極線54は、TFT30のソース13sに接続された容量電極55とはゲート絶縁膜12を介して形成されている。そして、保持容量電極線54と容量電極55との間で電荷を蓄積して容量を成している。この保持容量は、第2のTFT40のゲート電極41に印加される電圧を保持するために設けられている。

【0007】図8に示すように、有機EL表示装置は、ガラスや合成樹脂などから成る基板又は導電性を有する基板あるいは半導体基板等の基板10上に、TFT及び有機EL素子を順に積層形成して成る。ただし、基板10として導電性を有する基板及び半導体基板を用いる場合には、これらの基板10上にSiO₂やSiNなどの絶縁膜を形成した上にTFT及び有機EL素子を形成する。

【0008】まず、スイッチング用のTFTである第1のTFT30について説明する。

【0009】図8(a)に示すように、石英ガラス、無アルカリガラス等からなる絶縁性基板10上に、クロム(Cr)、モリブデン(Mo)などの高融点金属からなるゲート電極11を兼ねたゲート信号線51及び保持容量電極線54を配置する。続いて、ゲート絶縁膜12、及び多結晶シリコン(以下、「p-Si」と称する。)膜からなる能動層13が順に積層されている。

【0010】そして、ゲート絶縁膜12、能動層13及びストッパ絶縁膜14上の全面には、SiO₂膜、SiN膜及びSiO₂膜の順に積層された層間絶縁膜15が形成されており、この層間絶縁膜15のドレイン13dに対応する位置に形成したコンタクトホールに、Al等の金属を充填したドレイン電極16が設けられ、更に基板全面に有機樹脂から成り表面を平坦にする平坦化絶縁膜17が形成されている。

【0011】次に、有機EL素子の駆動用のTFTであ

る第2のTFT40について説明する。

【0012】図8(b)に示すように、石英ガラス、無アルカリガラス等からなる絶縁性基板10上に、Cr、Moなどの高融点金属からなるゲート電極41、ゲート絶縁膜12、及びp-Si膜からなる能動層43を順に形成されており、その能動層43には、チャンネル43cと、このチャンネル43cの両側にソース43s及びドレイン43dが設けられている。そして、ゲート絶縁膜12及び能動層43上の全面に、SiO₂膜、SiN膜及びSiO₂膜の順に積層された層間絶縁膜15を形成し、この層間絶縁膜15のドレイン43dに対応した位置に形成したコンタクトホールに、Al等の金属を充填して駆動電源に接続された駆動電源線53が配置されている。更に全面に例えば有機樹脂から成り表面を平坦にする平坦化絶縁膜17を備えている。そして、その平坦化絶縁膜17及び層間絶縁膜15のソース43sに対応した位置にコンタクトホールを形成し、このコンタクトホールを介してソース43sとコンタクトしたITO (Indium Tin Oxide) から成る透明電極、即ち有機EL素子の陽極61を平坦化絶縁膜17上に設けている。

【0013】有機EL素子60は、ITO等の透明電極から成る陽極61、MTDATA (4,4,4-tris(3-methylphenylphenylamino)triphenylamine) などから成る第1ホール輸送層、及びTPD (N,N-diphenyl-N,N-di(3-methylphenyl)-1,1-biphenyl-4,4-diamine) などからなる第2ホール輸送層のホール輸送層62と、キノクリドン (Quinacridone) 誘導体を含むBebq₂ (bis(10-hydroxybenzo[h]quinolinato)beryllium) などから成る発光層63及びBebq₂ などから成る電子輸送層64からなる発光素子層65、マグネシウム・インジウム合金 などから成る陰極66がこの順番で積層形成された構造であり、各画素にそれぞれ設けられ各画素での発光を可能としている。

【0014】この有機EL素子は、陽極から注入されたホールと、陰極から注入された電子とが発光層の内部で再結合し、発光層を形成する有機分子を励起して励起子が生じる。この励起子が放射失活する過程で発光層から光が放たれ、この光が透明な陽極から透明絶縁基板を介して外部へ放出されて発光する。

【0015】

【発明が解決しようとする課題】ところが、各色を発光する発光層の発光効率はいずれも異なっている。

【0016】しかしながら、従来のEL表示装置は、図9に示すように、複数のゲート信号線51と複数のドレイン信号線52との各交点にマトリックス状に配列された各色(赤(R)、緑(G)、青(B))の表示画素の発光領域1B、1R、1Gの発光面積がみな同一であるため、発光効率の悪い表示画素において同一輝度を得るためには、他の発光効率の良い表示画素よりも大きな電流を流さなければならなくなり、それによって、その表

示画素の寿命が短くなってしまい、EL表示装置の寿命も短くなってしまふという欠点があった。

【0017】また、発光効率の異なる各色の表示画素の発光面積を同一とすると、各色の色度の違いによる色バランス(ホワイトバランス)が取りにくく、またそのバランスを取るために電流を多く発光層に供給しなければならないため、多く電流を供給した表示画素のEL素子の劣化が生じるという欠点があった。

【0018】そこで本発明は、上記の従来の欠点に鑑みて為されたものであり、ホワイトバランスの制御が容易で、かつ長寿命のEL素子等の発光素子を有する表示装置を提供することを目的とする。

【0019】

【課題を解決するための手段】本発明のカラー表示装置は、表示画素に自発光素子を備えたカラー表示装置において、各色の表示画素のうちいずれかの色の表示画素の発光面積が他の色の表示画素の発光面積と異なっているものである。

【0020】また、上述のカラー表示装置は、前記発光面積は、前記自発光素子の発光効率に応じて設定されているカラー表示装置である。

【0021】また、上述のカラー表示装置は、前記発光面積は、前記表示画素に備えられた前記自発光素子の発光効率と、該自発光素子がそれぞれ発する各色の色度と、設定する表示装置の白色の色度とに応じて、各色毎に設定されているカラー表示装置である。

【0022】また、上述のカラー表示装置は、発光効率が高い自発光素子の発光面積を、該発光効率が高い自発光素子よりも低い発光効率の自発光素子の発光面積よりも小さくしたカラー表示装置である。

【0023】更に、上述のカラー表示装置は、最も発光効率が高い自発光素子の発光面積を、他の発光効率の自発光素子の発光面積よりも小さくしたカラー表示装置である。

【0024】また、上述のカラー表示装置は、前記最も発光効率が高い自発光素子は緑色を発光する自発光素子であるカラー表示装置である。

【0025】更にまた、上述のカラー表示装置は、最も発光効率の低い自発光素子の発光面積を、他の発光効率の自発光素子の発光面積よりも大きくしたカラー表示装置である。

【0026】また、上述のカラー表示装置は、前記最も発光効率の低い自発光素子は、赤色又は青色を発光する自発光素子であるカラー表示装置である。

【0027】また、上述のカラー表示装置は、発光効率が低くなるにつれて発光面積が順に大きくしたカラー表示装置である。

【0028】また、上述のカラー表示装置は、前記自発光素子は、エレクトロルミネッセンス表示装置であるカラー表示装置である。

【0029】

【発明の実施の形態】本発明のEL表示装置について以下に説明する。

【0030】図1は、本発明のEL表示装置100の平面図である。

【0031】なお、同図には各表示画素が、赤色(R)、緑色(G)及び青色(B)を発光する場合を示している。また、R、G、Bの各表示画素の基本的平面構成は図2に示す。

【0032】EL表示装置100には、複数のゲート信号線51が行(左右)方向に、また複数のドレイン信号線52と、EL素子に電源からの電力を供給するための駆動電源線53が列(上下)方向に配置されており、それらの信号線51と、信号線52と、駆動電源線53とは互いに交差している。

【0033】それらの交点付近に、両信号線51、52に接続された第1TFT30、及び駆動電源線53から電流を有機EL素子160に供給する第2TFT40、そしてR、G、Bのいずれかを発光する有機EL素子160とが形成されている。図1においては図2のR、G、Bを発光する各表示画素のうちの発光領域のみを表している(図1中において1R、1B、1Gを付している)。

【0034】図1に示すように、各色の表示画素は基板上にマトリックス状に配列されており、それらの各表示画素の発光面積1R、1G、1Bはそれぞれ異なっている。具体的には図1の場合には、緑色の発光領域1Gの発光面積を最も小さくして設けられている。他の色の発光領域1R、1Bは緑色の発光領域1Gよりも広い面積に形成されている。即ち、同図の場合には、緑色の発光領域1Gの発光面積を最も小さく形成し、次に赤色の発光領域1Rの発光面積を大きくし、青色の発光領域1Bの発光面積を最も大きくした場合を示している。

【0035】なお、赤色の発光領域1Rと、緑色の発光領域1Gと、青色の発光領域1Bとの発光面積の大きさの順番は、それらの発光材料の発光効率に依存する。従って、発光面積の大きさの順は上述のG<R<Bに限ることなく、使用する発光材料の発光効率によって決定する。

【0036】図3は、それぞれ図2のB-B線に沿った有機EL表示装置の一表示画素の断面図を示す。

【0037】一表示画素は割り当てられたR、G、Bのいずれかを発光する有機EL素子160と、ゲート信号線51によってデータ信号を取り込む第1TFT30と、この第1TFT30を介してドレイン信号線52から供給されたデータ信号を保持する保持容量SCと、保持されたドレイン信号に応じて駆動電源線53を介して電流を有機EL素子160に供給する第2TFT40を備えている。なお、これらのうち、図2のA-A線に沿った第1TFT30及び保持容量SCの断面は上述の図

8(a)と共通するため説明を省略する。また、図3において、第2TFT40は上述の図8(b)と共通する。

【0038】有機EL素子160は、第2TFT40のソース43sに接続された陽極161と、基板上において共通電極として形成された陰極166と、この両電極の間に有機化合物を配置した発光素子層165とが形成されて構成されている。発光素子層165は、少なくとも発光層を含み、単一層でも多層構造でも構成できるが、一例として、図示するように陽極161側から順にホール輸送層162、発光層163、電子輸送層164から構成される。

【0039】また、本実施の形態においては、図1に示すように基板上にマトリクス状に配置された複数の表示画素R、G、Bを発光してカラー表示を行うために、R用、G用、B用の有機EL素子160では、それぞれ異なる材料、特に発光機能を備える有機化合物として異なる材料を用いる。

【0040】例えば、R用有機EL素子160Rでは、陽極161としてITO、ホール輸送層162として、MTDATA(第1ホール輸送層)及びTPD(第2ホール輸送層)、発光層163としてはZnPrを2%ドープしたBeBq₂、陰極166としてMgIn合金を用いる。

【0041】また、G用有機EL素子160Gでは、陽極161としてITO、ホール輸送層162として、MTDATA(第1ホール輸送層)及びTPD(第2ホール輸送層)、発光層163としてはBeBq₂、陰極166としてMgIn合金を用いる。

【0042】更に、B用有機EL素子160Bでは、陽極161としてITO、ホール輸送層162として、MTDATA(第1ホール輸送層)及びTPD(第2ホール輸送層)、発光層163としては1AZM-Hex、陰極としてMgIn合金を用いる。

【0043】またB用有機EL素子160Bとしては、他にITO(陽極)/MTDATA(第1ホール輸送層)・TPD(第2ホール輸送層)/OXD-8(発光層)/MgIn(陰極)の組み合わせでも良い。

【0044】なお、上述の各化合物の略称の正式名称は、以下の通りである。

【0045】

ZnPr: 5,10,15,20-tetraphenylporphyrinato zinc

MTDATA: 4,4,4-tris(3-methylphenylphenyl amino)triphenylamine

TPD: N,N-diphenyl-N,N-di(3-methylphenyl)-1,1-biphenyl-4,4-diamine

BeBq₂: bis(10-hydroxybenzo[h]quinolinato)beryllium
1AZM-Hex: (N,N-disalicylidene-1,6-hexanediaminato) zinc

OXD-8: 3-bis[5-(p-dimethylaminophenyl)-1,3,4-oxadi

azol-2-yl]benzene

また、R、G、B用有機EL素子160(160R、160G、160B)としてこのような材料を採用した場合、発光効率は素子160G>素子160R>素子160Bとなる。有機EL素子160において、発光輝度は電流(電流密度)に依存性を示す。従って、各表示画素に同等の電流を供給した場合に、各色が同等な輝度となるようにするためには、上述のように素子発光領域面積を領域1G<領域1R<領域1Bと設定すればよい。

【0046】次に、各表示画素における発光面積をR、G、Bで適切な異なった大きさにするための表示画素の形成方法について説明する。

【0047】その方法としては、(i)有機EL素子の陽極161の面積をR、G、Bで変える、(ii)陽極161の面積は同一として、陽極形成後、発光素子の層形成前に形成される平坦化絶縁膜167により陽極161の端部を覆うことで、陽極と発光素子層との接触面積をR、G、Bで変えるという方法がある。

【0048】まず、陽極の面積を異ならせて表示画素を形成する上述の(i)の方法について、図4を参照して説明する。なお、図4はR、G、B各色の有機EL素子160の陽極161を形成するためのマスクを表している。

【0049】マスク200Aは、図1に示すように発光領域面積を1G<1R<1Bとするためのマスクであり、目的とする陽極の大きさに応じた開口部201が形成されている。同図において最も大きい開口部は、発光効率がR、G、Bのうち最も低い青色の有機EL素子用陽極のための開口部201B、最も小さな開口部は、最も発光効率が高い緑色の有機EL素子用陽極のための開口部201Gである。また、開口部201Bと201Gの中間の大きさの開口部は、発光効率が緑色のEL素子より低く、青色のEL素子より高い赤色のEL素子用陽極のための開口部201Rである。

【0050】以下に、図3(a)を参照して、(i)の方法について具体的に説明する。

【0051】第2TFT40を形成し、このTFT40を覆うように層間絶縁膜15、TFT40のドレイン43dと接続された駆動電源線53、基板全面を覆う平坦化絶縁膜17を形成し、この平坦化絶縁膜17と層間絶縁膜15を貫通するようにTFT40のソース43s対応領域にコンタクトホールを形成し、このコンタクトホール及び平坦化絶縁膜17の全面を覆うように透明電極(陽極)材料であるITOをスパッタ法によって形成するまでの工程は、上述の図8(b)の構成と共通する。

【0052】ITOを形成した後、次にレジストを塗布し、図4に示すマスク200Aを用いて、露光、現像工程を施すことにより、マスク200Aの開口部201R、201G、201Bに対応した位置にのみレジストパターンが残り、このレジストパターンをエッチングマ

スクとして用いてITOを所定エッチャントにてエッチングして除去する。これにより、マスク200Aの開口部201R、201G、201Bに対応した大きさ及び位置にITOパターンが形成され、その結果、陽極161は、R、G、B毎に異なる大きさとなる。

【0053】有機EL素子の陽極161を各表示画素領域に形成した後、R、G、B毎に異なる上述の有機化合物材料を用いてR、G、B用の発光素子層165をそれぞれ形成する。なお、有機EL素子において、発光素子層に用いられる材料は比較的高抵抗であり、発光領域は発光素子層のうち陽極と陰極との層間に挟まれた領域に限られる。

【0054】従って、発光素子層は陽極形成領域と同一でも、また陽極形成領域より大きくても良いが、発光素子層上に形成される陰極と、陽極とが、陽極端部において短絡することを防止するため、本実施の形態においては、図3(a)に示すように、発光素子層はR、G、Bとも陽極を覆うようにこの陽極面積より大きく設定している。もちろん、陽極と陰極との間で短絡が起らないように他の処置を施せば、必ずしも発光素子層165を陽極より大きくする必要はない。他の処置とは、例えば後述する図3(b)のように平坦化絶縁膜167を形成すること等である。

【0055】ここで、上述のようにR用有機EL素子:ITO//MTDATA/TPD//BeBq₂+ZnPr2%/MgIn、B用有機EL素子:ITO//MTDATA/TPD//BeBq₂//MgIn、G用有機EL素子:ITO//MTDATA/TPD//1AZM-Hex//MgIn又はITO//MTDATA/TPD//OXD-8//MgInの構成を採用した場合、第1及び第2ホール輸送層から構成されるホール輸送層162としてR、G、Bで同一材料が用いられており、ホール輸送層162の形成に際してはR、G、Bの区別無く、対応する陽極上161及び平坦化絶縁膜17上の全面に形成すればよい。

【0056】また、発光層163の形成にあたっては、上述のように本実施の形態においては、R、G、Bそれぞれに異なる発光材料を用いており、各色用の発光層163の材料を変更して順に形成していく。各色の発光層163の形成に際しては、図5に示すようなマスク200Lを用いる。このマスク200Lはタングステン

(W)等の金属であったり、あるいはシリコンなどが材料として用いられる。

【0057】同図に示すように、マスク200Lは基板上に同一色の発光層を形成するための開口部202を有しており、それらの開口部202はマスク200Lの位置をシフトさせることにより図4に示したマスク200Aを用いて形成した各色の陽極と重畳するように設けられている。このとき、発光層の面積は陽極と同じ大きさであっても良く、陽極を覆って陽極よりも大きい面積であっても良く、本実施の形態においては図3(a)に示すようにR、G、Bいずれの陽極より大きい大きさに設

定している。

【0058】例えば、青色を発光する発光層を蒸着する際には、蒸着前にマスク200Lを青色の発光層を形成予定領域にマスク200Lの開口部202が位置するように位置合わせして、ホール輸送層162上に密着させて配置する。その後、青色発光材料を蒸着することによって開口部202に応じた島状の青色発光層を形成する。

【0059】赤色発光層の蒸着にはマスク200Lを横方向にシフトさせ図5のマスク200Lの開口部202を赤色発光層の形成予定領域に位置合わせして用い、同様にして緑色発光層の蒸着に際してはマスク200Lの開口部202を緑色発光層の形成予定領域に位置合わせして用いる。このような手順により、R、G、Bで共に材料は異なるが同じ面積の発光層を順次島状にホール輸送層162上に形成する。こうして各色の発光層163を形成することができる。

【0060】発光層163を形成後、電子輸送層164を必要とするEL素子160に対しては、発光層163上及びホール輸送層162上に電子輸送層164を蒸着形成形成することで電子輸送層164を形成する。

【0061】以上のような手法により得られた発光素子層165を覆うようにマグネシウム・インジウム合金などをスパッタ法によって堆積し陰極166を形成する。これにより、R、G、B毎で陽極の面積が異なり素子発光面積がR、G、B毎に所望の面積となった有機EL素子を用いた表示装置が得られる。

【0062】次に、陽極の面積は同じで陽極と発光層との間に形成した平坦化絶縁膜で陽極と発光層との接触面積を異ならせる方法（上述の（11））について説明する。

【0063】図3（b）に示すように、陽極161上に設ける発光素子層165の陽極161の段差による断線することを防止するためには、陽極161の周縁部を平坦化絶縁膜167で覆うことが好適である。このような構成の有機EL素子の場合、実質的に発光する領域、即ち発光面積は発光素子層165が陽極161と接触している面積であり、この平坦化絶縁膜167によって覆われた陽極161の周縁部は実質的に発光しない領域となる。

【0064】従って、平坦化絶縁膜167で覆う陽極161の周縁部の面積のみ各色で異ならせることにより、各色の表示画素の発光面積を異ならせることができる。

【0065】このように各色の表示画素の発光面積を異ならせることによって、EL素子の長寿命化が図れる。

【0066】なお、本実施の形態においては、発光効率が $G > R > B$ の場合に、表示画素の発光面積を $G < R < B$ とし、各色でそれぞれ発光面積をこの順に異なるものとした場合を例にして説明したが、本発明はこれに限定

するものはない。例えば、発光効率が同じく $G > R > B$ の場合において、発光面積は $G \equiv R < B$ としても良いし、 $G < R \equiv B$ としても良い。

【0067】また、陽極161の周縁部に平坦化絶縁膜167を配置したが、平坦化絶縁膜に限るものではなく、絶縁性を有するものであればよい。

【0068】以上のようにすることにより、電流量が大きいほど劣化が早まる傾向を示す有機EL素子において、低発光効率の表示画素のEL素子発光層に、他の色の発光層よりも大きい電流を流すことで各色が同様に明るく光るようにさせると低発光効率の素子が選択的に劣化するといった不具合が発生することが防止でき、どの色の有機EL素子も同様の期間劣化を防ぐことが可能となり、その結果、表示装置全体としての寿命を長くできる。

【0069】面積比の一例としては、次のようなものが挙げられる。

【0070】例えば、発光する緑、赤、青の各色光の輝度を1：1：1とする場合、供給電流を一定とすると、発光効率の比が、10：3.8：1.8の場合である。各色とも輝度“1”を達成するために必要な各色の発光面積の比は、 $1/10 : 1/3.8 : 1/1.8 = 1 : 2.6 : 5.6$ である。

【0071】このような発光面積比にすることにより、発光効率が最も悪い色の青色だけに大きな電流を流すことなく、R、G、Bを同様な輝度で発光させることができるので発光層の寿命を長くすることが可能となる。

【0072】次に、面積比の他の例について説明する。この例は、発光効率の低い色の有機EL素子の劣化を防止すると共に、フルカラー表示におけるホワイトバランスの制御を考慮した場合の例である。

【0073】自発光素子である有機EL素子を表示画素に用いてカラー表示を行う場合、各R、G、Bそれぞれの有機EL素子からの発光光を加算することにより白が表示される。

【0074】目標として設定する白色を、NTSC方式の基準白色光源（C光源）の色度座標（ x 、 y ）＝（0.31、0.32）とする場合に、このような白色の輝度100%を達成するためにR、G、Bに要求される輝度は、各有機EL素子の発するR、G、Bの各色の色度が、図6の上段に示すような座標で表される場合に、例えば、25%：46%：29%というように決まる。これは輝度比で示すと、 $R : G : B = 0.54 : 1 : 0.63$ となる。

【0075】また、有機EL素子の各色における発光効率の比が、上述の例と同様にG、R、Bについて、10：3.8：1.8の場合、G、R、Bの輝度比 $G : R : B = 1 : 0.54 : 0.63$ を達成するために必要な発光面積の比は、 $G : R : B = 1/10 : 0.54/3.8 : 0.63/1.8 = 1 : 14.2 : 35$ という

10

20

30

40

50

ことになる。

【0076】このように、R、G、Bの色度と目標白色の色度、そして各色の発光効率を考慮し、例えば発光領域の面積比が上述の値になるように、R、G、B用の発光面積を設定すれば、各表示画素の有機EL素子に同量の電流を供給した場合に、白の輝度100%を達成することが可能となる。

【0077】なお、目標とする白色の色度又は各色の色度が変わると、上述のように輝度比によって決まる各色の発光面積の順番も変わることになる。

【0078】以上のように、このような方法により面積比を決定したEL表示装置では、各色の輝度バランスが発光面積で調整されているので、ホワイトバランスの制御が非常に容易であるとともに、白を表示するために特定の色のEL素子にのみ多く電流を流す必要がなくなり、表示装置全体としての寿命を向上することも可能となる。

【0079】なお、使用する材料が異なれば有機EL素子の発するR、G、Bの光の色度座標値が異なるため、R、G、Bの輝度比もそれに応じて変わり、また発光効率も異なるため、発光面積比はこれに応じて決まり、上述の数値のものに限られない。

【0080】また、本発明ではR、G、Bの有機EL素子にそれぞれ同一電流を供給した場合に、常時白色100%が達成されるように素子の発光面積が設定されている構成に限るものではない。例えば、各表示画素を駆動する図示しないドライバ等を更に考慮した上で、装置全体としてホワイトバランスの制御が容易で、かつ発光効率の低い素子に選択的に負荷がかかることを防止できるように、R、G、Bの各有機EL素子の発光面積を設定しても良い。

【0081】更に上述の実施の形態においては、有機EL表示装置を例に挙げて説明したが、本発明はそれに限定されるものではなく、発光素子として有機EL素子に代えて、発光材料に向き発光材料が用いられた無機EL素子を用いた無機EL表示装置や、2つの電極の間に発光層として蛍光層を備える蛍光表示管(VFD: Vacuum Fluorescent Display)等においても有機EL表示装置と同様の効果が得られる。

【0082】VFDは、図3で示したEL素子と同様に、絶縁性基板10上に形成したTFTを用いて駆動する。VFDは、図3において、陽極161の形成までの工程及び構造はEL素子と同じである。ただし、陽極161はAl等の金属から成っている。その上には蛍光物質を堆積し、その上方にはグリッド及び陰極(フィラメント)が配置されている。陽極及び陰極で囲まれる間隙は真空状態である。

【0083】フィラメントから発せられた熱電子がグリッドで整流化されて、陽極上の蛍光物質に衝突して発光する。こうして自ら光を発する。所定の色を発する蛍光

物質を選択することにより所定の色を発することができる。また、発光面積は、上述のEL素子の場合と同様に決めればよい。即ち、蛍光物質の発光効率に応じて発光面積を決定すれば良い。

【0084】なお、本発明において、表示画素の発光面積とは、表示画素の発光素子が実際に発光する領域の面積である。

【0085】即ち、図3(b)に示すように、陽極の厚みによる段差に起因して発光層が段切れを起こして陰極と短絡してしまうことを防止するために設けた平坦化絶縁膜が、陽極の周辺部を覆っている場合には、陽極と発光素子層とが直接接することにより実質的に発光する領域の面積をいう。

【0086】更に言い換えると、有機EL素子の発光素子層が、陽極又は陰極の少なくとも一方の電極と直接接する面積のうち、小さい方の面積をいう。

【0087】また、本実施の形態においては、各表示画素の数を4行X7列の場合について示したが、本発明はそれに限定されるものではなく、VGA(640X480)、SVGA(800X600)、XGA(1024X768)、SXGA(1280X1024)など、任意の表示画素数に適用可能である。

【0088】また、各陽極の形状は「L」字の場合を示したが、本発明はこれに限定されるものではなく、長方形でも、正方形でも良く、形状は発光層の発光に支障のない形状であれば制限はない。

【0089】また、上述の実施の形態においては、各色の表示画素の配列がストライプ配列の場合について説明したが、本発明はそれに限定されるものではなく、デルタ配列、ダイアゴナル配列でも同様の効果が得られる。

【0090】更に、上述の実施の形態においては、ゲート電極が能動層の下層に配置されたいわゆるボトムゲート型TFTの場合を説明したが、本発明はそれに限定されるものではなく、ゲート電極が能動層の上層にあるいわゆるトップゲート型TFTであっても同様の効果が得られる。

【0091】

【発明の効果】本発明のカラー表示装置によれば、自発光素子を備えた表示装置の長寿命化を図ることができるとともに、容易にホワイトバランスを制御することが可能なカラー表示装置を得ることができる。

【図面の簡単な説明】

【図1】本発明のEL表示装置の各色の表示画素の発光領域を示す平面図である。

【図2】本発明のEL表示装置の表示画素付近を表す平面図である。

【図3】本発明のEL表示装置の断面図である。

【図4】本発明のEL表示装置の陽極を作製するためのマスクの平面図である。

【図5】本発明のEL表示装置の発光層を作製するため

10

20

30

40

50

のマスクの平面図である。

【図6】白表示の場合のR、G、Bの発光輝度比の求め方の説明図である。

【図7】従来のEL表示装置の表示画素付近を表す平面図である。

【図8】従来のEL表示装置の断面図である。

【図9】従来のEL表示装置の各色の表示画素の発光領域を示す平面図である。

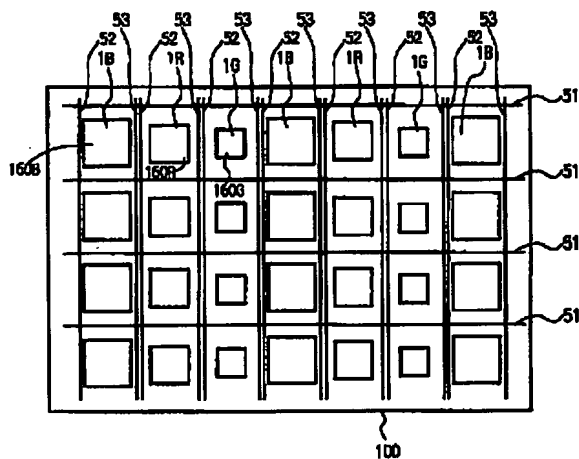
【符号の説明】

- 1 B 青色の表示画素の発光領域
1 R 赤色の表示画素の発光領域
1 G 緑色の表示画素の発光領域
3 0 第1のTFT
4 0 第2のTFT
5 1 ゲート信号線

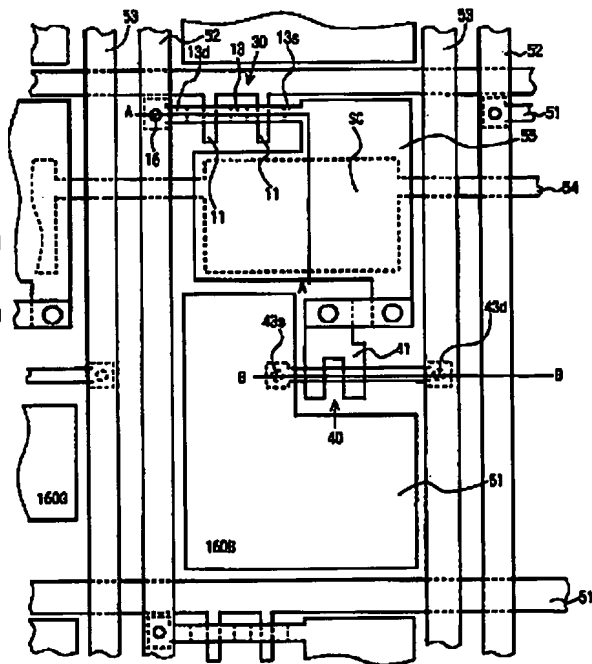
- * 5 2 ドレイン信号線
5 3 駆動電源線
5 4 保持容量電極線
1 0 0 EL表示装置
1 6 1 陽極
1 6 3 発光層
1 6 5 発光素子層
1 6 6 陰極
2 0 0 A 陽極形成用マスク
1 0 2 0 0 L 発光層形成用マスク
2 0 1 R 陽極形成用マスクの開口部
2 0 1 G 陽極形成用マスクの開口部
2 0 1 B 陽極形成用マスクの開口部
2 0 2 発光層形成用マスクの開口部

*

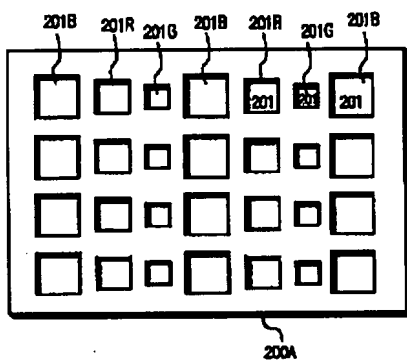
【図1】



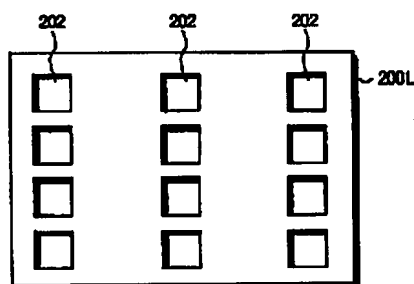
【図2】



【図4】



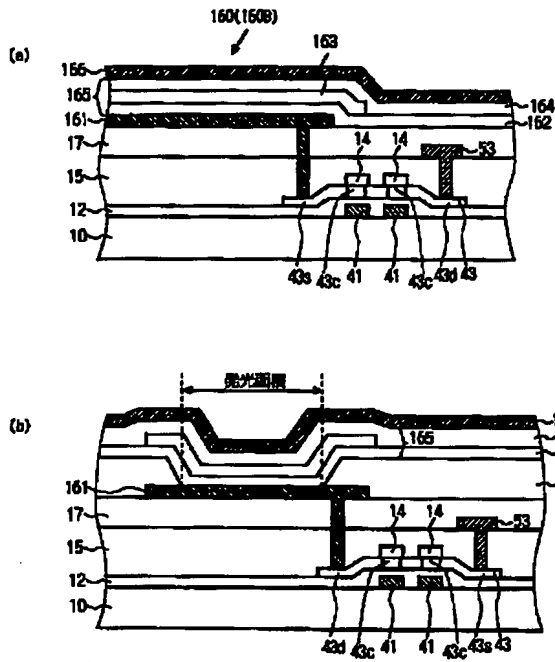
【図5】



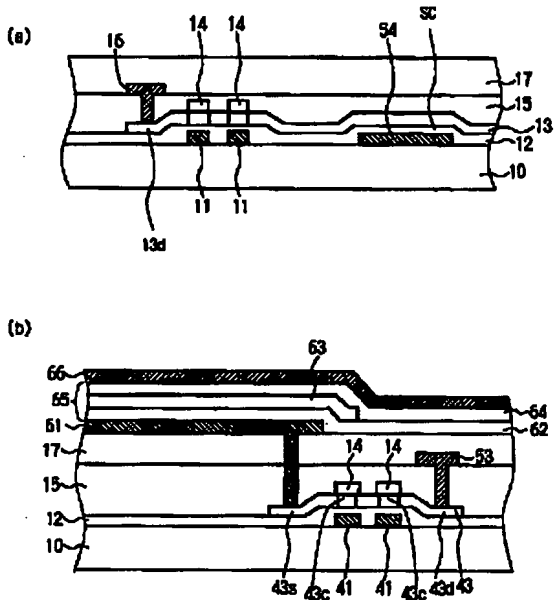
【図6】

	R		G		B		W	
色度座標	x	y	x	y	x	y	x	y
	0.65	0.34	0.30	0.63	0.17	0.17	0.31	0.32
輝度割合	25(%)		46(%)		29(%)		100(%)	
輝度比	0.54		1		0.63		-	

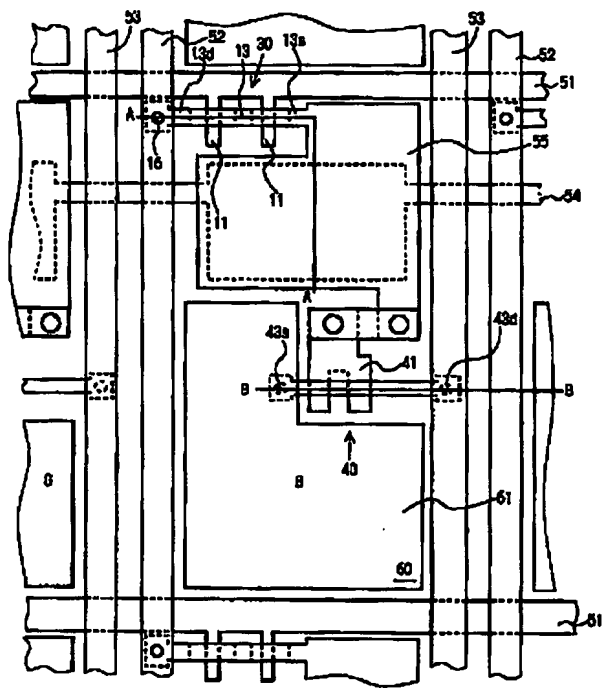
【図3】



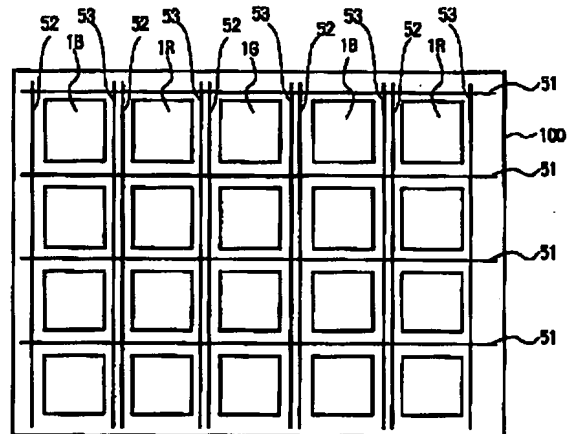
【図8】



【図7】



【図9】



フロントページの続き

(51)Int.Cl.
H05B 33/14

識別記号

F I
H05B 33/14

テーマコード(参考)

A

F ターム(参考) 3K007 AB04 AB11 AB17 BA06 CB01
DA01 DB03 EB00
5C080 AA06 BB05 CC03 DD05 EE30
FF11 JJ01 JJ06
5C094 AA08 AA37 AA48 AA56 BA03
BA12 BA27 CA19 CA24 DA13
DB01 DB04 EA04 EA05 EB02
FA01 FB01 FB14 GA10